

Máster Universitario en Semiconductores y Tecnologías Electrónicas

Calendario de pruebas de evaluación 2024-2025

(Aprobado por la Comisión Académica del Máster el 17 de Septiembre de 2024)

Primer cuatrimestre

Asignatura	1 ^a Convocatoria	2 ^a Convocatoria
Circuitos Digitales Integrados	20 de enero	11 de junio m
Dispositivos Optoelectrónicos	22 de enero	11 de junio t
Materiales Semiconductores	24 de enero	12 de junio m
Sensores de Imagen y Displays	27 de enero	12 de junio t
Diseño de Circuitos Digitales Energéticamente Eficientes	28 de enero	13 de junio m
Sistemas Fotovoltaicos y Optoelectrónicos	29 de enero	13 de junio t
Sensores Inteligentes y Electrónica para IoT	30 de enero	16 de junio m
Electrónica para Computación Neuromórfica	31 de enero	16 de junio t

Segundo cuatrimestre

Asignatura	1 ^a Convocatoria	2 ^a Convocatoria
Dispositivos Electrónicos Emergentes	24 de abril	17 de junio m
Tecnologías de Micro y Nanofabricación Electrónica	25 de abril	17 de junio t
Optimización Energética en Electrónica de Potencia	28 de abril	18 de junio m
Teoría y Técnicas de Medida e Instrumentación	30 de abril	18 de junio t